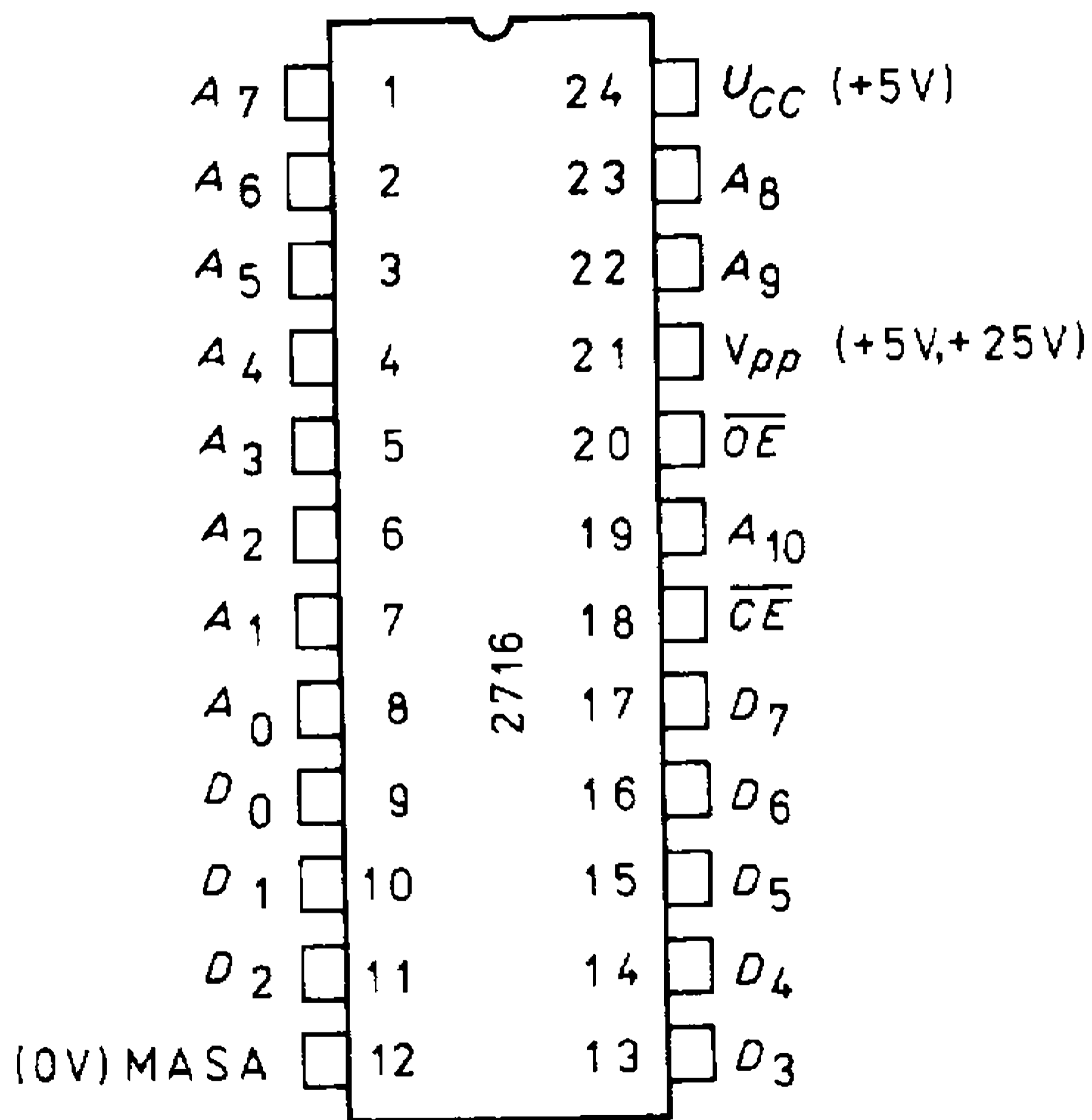
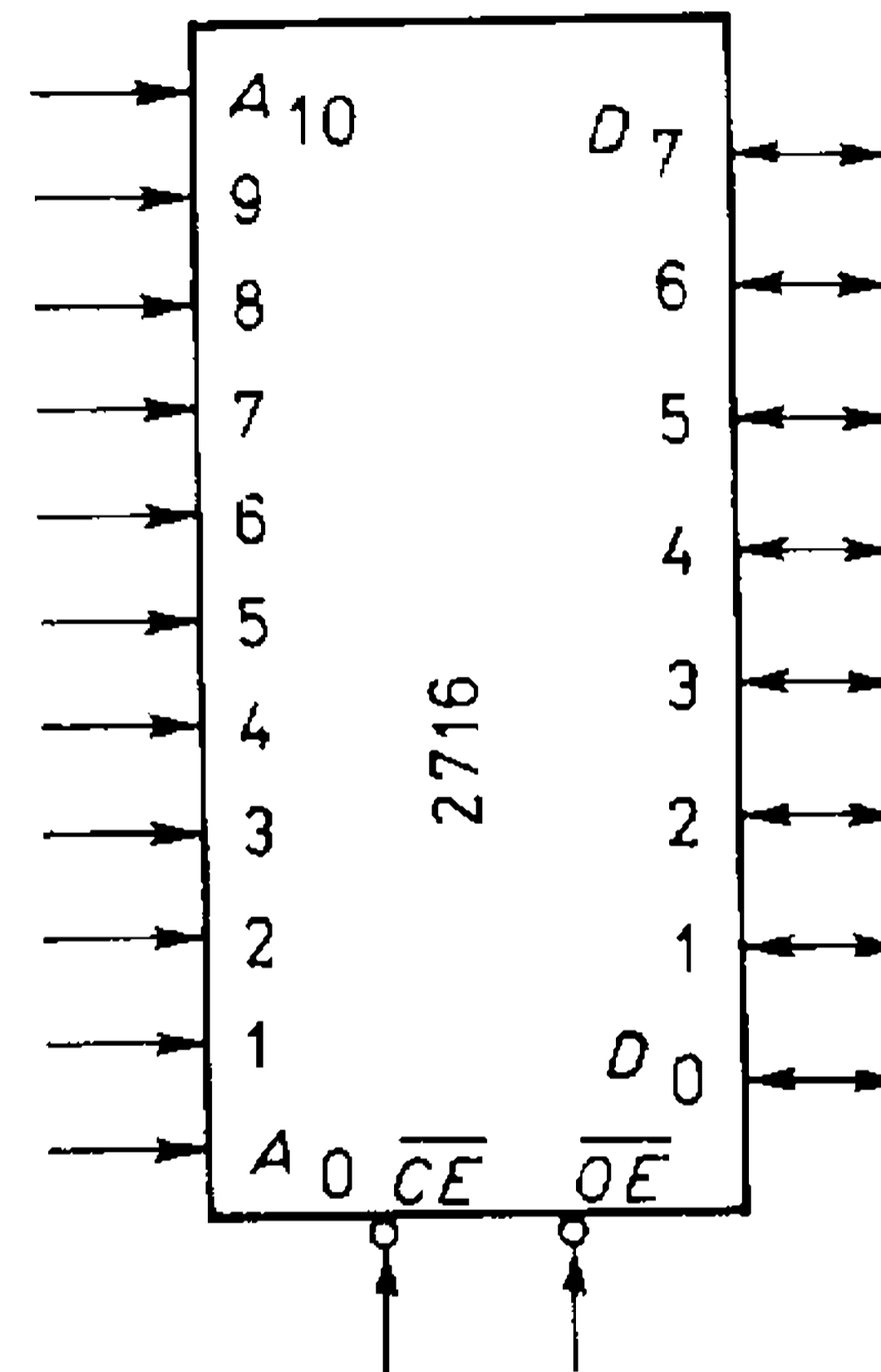


a)



b)



Rys. 7.10. Moduł pamięci EPROM 2716: a) rozkład wyprowadzeń; b) symbol logiczny